PAT-NO:

JP359225415A

DOCUMENT-IDENTIFIER:

JP 59225415 A

TITLE:

POWER SUPPLY CONTROLLER

PUBN-DATE:

December 18, 1984

INVENTOR-INFORMATION:

NAME

IGARASHI, MASAAKI

INT-CL (IPC): G05F001/56, H01L031/04

US-CL-CURRENT: 323/265

ABSTRACT:

PURPOSE: To supply two kinds of bus voltages with simple constitution by controlling a voltage to a constant voltage by means of a shunt dissipator and a battery charger provided in parallel with a lower solar array when a supply voltage to a transmission device becomes a prescribed value or over.

CONSTITUTION: An output of plural solar arrays 32, 34∼ is applied to basic devices and upper solar arrays 31, 33 having less number than the number of the lower arrays are connected in series and the output is applied to the transmission devices. A central control circuit 44 compares a voltage of a

high voltage bus line HL and a reference voltage and controls the drive of the battery charger 37 and the shunt dissipator groups 35, 36. A low voltage bus line LL is connected to the charger 39 and a battery 40 via an isolation diode 139 and used for a low voltage bus. The central control circuit 44 drives the shunt dissipators 35, 36 and 136 so as to make the output voltage being the sum of the upper and lower arrays to have a constant value.

COPYRIGHT: (C) 1984, JPO&Japio

(B) 日本国特許庁 (JP)

⑩特許出願公開

⑩ 公開特許公報 (A)

昭59-225415

⑤ Int. Cl.³
 G 05 F 1/56
 H 01 L 31/04

識別記号

庁内整理番号 7315—5H 7021—5F ❸公開 昭和59年(1984)12月18日

発明の数 1 審査請求 未請求

(全 7 頁)

多電源制御装置

②特 願 昭58—100383

22出

願 昭58(1983)6月6日

⑫発 明 者 五十嵐正昭

川崎市幸区小向東芝町1番地東京芝浦電気株式会社小向工場内

⑪出 願 人 株式会社東芝

川崎市幸区堀川町72番地

仍代 理 人 弁理士 鈴江武彦

外2名

明 和 1

1. 発明の名称

電源制御装置

2.特許請求の範囲

それぞれが度列接続された複数の太陽間では、 を被放されかつ第1のパスライと、それでは、 を被放した複数のカインに出れる。 が度列接級された複数の大陽にあっている。 が度のの第1のソーラアレイと、かでは、 が度の力を第2のパスラインに、 が変に、 がった。 が変に、 がった。 が変に、 がった。 が変に、 がった。 が変に、 がった。 が変に、 がった、 が変に、 がでで、 がでで、 がでで、 がで、 がでで、 がでで、 がでで、 がでで、 がでで、 がでで、 がでで、 がでで、 がででで、 がでで、 がでで、 がでで、

3. 発明の詳細な説明

〔 発明の技術分野〕

この発明は、たとえば、人工衛星に搭載して 好適な電源制御装置に関する。

〔発明の技術的背景とその問題点〕

一般に、衛星電源では、太陽電池出力電力を 1 次電力級、ペッテリを 2 次電力級として用い、 電源電圧の安定化は電源ラインの電圧変動を検 知し、太陽電池出力をシャントデシペータおよびパッテリ充電器により、あるいはパッテリ出 力をプーストコンパータによりそれぞれ駆動制 御することにより安定化制御している。

第1図は従来のソーラ電力発生装置の構成を示すものである。この第1図において、太陽電池素子2が複数個直列に接続されて、太陽電池

各太陽電池回路 2 m ~ 2 d で発生された電力 はプロッキングダイオード 1 m ~ 1 d をそれぞれ通してパスライン L に導びかれ、負荷 3 に供給される。

前記プロッキングダイオード! a ~ l d は太 陽電池回路 a a ~ 2 d に破損、短絡などが生じ た場合、他の太陽鬼池回路で発生された電流が パスライン L を通じてその回路に流れ込まない ようにするためのものである。

一方、前記パスラインLの電圧Vは太陽電池 回路2 a ~ 2 d の発生電力の変化および負荷3 の変動によって変化することになる。

この負荷3に供給される電圧を一定値に保つために、負荷3の電圧Vは基準電圧 Voとともに、誤差電圧検出増幅器4に供給され、これらが比較、増幅される。

この誤差電圧検出増幅器 4 より出力される誤
整電圧 4 V は前記太陽短池回路 2 a ~ 2 c の発生
電力を制御するシャント回路 5 a ~ 5 c にそれ
それがイオード 6 a ~ 6 c を通して供給される。
このゲイオード 6 a ~ 6 c は直列数がそれぞれ
は違うため、前記誤差電圧 4 V が低いときは、ダイオード 6 a を通してシャント回路 5 a が駆動
され、太陽電池回路 2 a の発生電力が制御される。

力が負荷要求よりも大きく、このため、 電源 イスライン 1 5 の電圧が上昇すると、 シャントデシペータ 1 2 、 ペッテリ 充電器 1 3 を駆動し、 余剰 電力を ペッテリ 充電用とシャント 消費により 吸収し、 電源 バスライン 1 5 の電圧上昇を制限し、安定化する。

負荷要求がソーラアレイ 1 1 の出力と同じであれば、シャントデシペータ 1 2 、ベッテリ充電器 1 3 の動作は中央制御回路 1 7 の出力により停止される。

さらに、食荷要求が増加し電源パスライン 15の低圧が低下すると、中央制御回路17の 出力はこの変動を検知し、パッテリ18に接続 されているブーストコンパータ19の動作を開 始させ、不足電力を供給する。

上記のように制御ループ動作により電源バス ライン15の電圧を1ミリボルト値士19程度 に安定化することができる。

第 3 図は第 2 図に示したシャントデシペータ 1 2 (フルシャント)の代わりにパーシャル/ また、誤差電圧 AVが高くなると、ダイオード6b,6cを通して、シャント回路 5b,5cが駆動され、太陽電池回路 2b,2cの発生電力が制御されて、負荷 3に供給される電圧 Vが基準電圧 Voに近づくように制御される。

一方、第2図はソーラ電力発生装置の出力を 安定化させる安定化電源装置の構成を示すプロック図であり、単一パス/フルシャント安定化 電源方式の場合を示す。

この第2図において、太陽電池(ソーラアレイ)11は第1図の太陽電池回路2 a に対応するもので、この出力は第1図のシャント回路5 a のように構成されるシャントデシペータ12及びパッテリ充電器13に接続され、最終的に負荷コンポーネント14に必要な電力を供給する。

シーケンシャルシャントデシペータを用いた安定化電源装置であり、パッテリ充電器 1 3、パッテリ 2 9 を除いては第 1 図と同様に構成される。この第 3 図において、ソーラアレイは上部ソーラアレイ群 2 1 , 2 3 と下部ソーラアレイ群 2 7 , 2 4 から構成され、シャントデシペータ群 2 5 , 2 6 が接続されている。

この構成はシャントデシペータの発生熟量を 低減するのに適しており、通常シーケンスダイ オード27・28により同時にシャントデシペ ータ群25・26が動作しないようにシーケン シャル制御される。

また、パッテリ29の出力はプーストコンパータを用いず直接出力する例を示しており、パス電圧は高精度の安定化制御はされておらず、土7V程度の変化を許容している構成のである。ただし第2図と同じくプーストコンパータを用いれば土1多程度の安定化制御が実行できる。なお、電源パスライン16、蒸車電圧16、中央制御回路17、パッテリ充電器13、負荷

ンポーネント 1 4 は 第 2 図 の 場合と同様である。 しかし、いずれにしても 電源パスライン 1 5 は単一パスで、 負荷に供給できるパス 電圧は一 種類のみである。 通常、 衛星の 軌道上 運用に欠 かせない、 姿勢制御系、 熱制御系、 テレメトリ / コマンド系、 電源系のような基本機器はすで に 設計が確立しており、 衛星ミッション毎にそ の仕様が変ることが少い。

すなわち、バス選圧も+22~35V程度の 範囲にある。一方、循星のミッション機器は衛 星毎に異なり、近年は特に高電圧化の方向にあ る。

したがって、従来の単一ペス方式で基本機器とミッション機器への電力供給を実施すると、 衛星全体として電力効率の良い電力供給が困難 になる。

(発明の目的)

この発明は、上記の欠点を除去するためにな されたもので、簡単な構成により、 2 種類のパ スライン、すなわち基本機器用低電圧パスライ

アレイであり、それぞれ太陽電池セルが Nu個直 列に接続されて構成されている。

この上部ソーラアレイ 3 1 , 3 3 の出力電圧 V_U は高電圧 パスラインHLに供給するようになっている。この上部ソーラアレイ 3 1 , 3 3 と 下部ソーラアレイ 3 2 , 3 4 は直列に接続され、 下部ソーラアレイ 3 2 , 3 4 の負極はアースラインELに接続されている。

さらに、下部ソーラアレイ32,34のほかに下部ソーラアレイ134が股けられ、それぞれ N_L 個の太陽電池セルを直列に接続して構成されている。下部ソーラアレイ32,34,134に並列にシャントデシペータ35,36,136が接続されている。

下部ソーラアレイ 3 2 , 3 4 , 1 3 4 の出力 電圧 V_L はアイソレーションダイオード 1 3 9 を 介して、低電圧ペスライン L L に低電圧を供給 するようになっている。

上配高電圧パスラインHLとアースライン EL間には、パッテリ充電器 3 7 とパッテリ ン、ミッション機器用高電圧パスラインのパス 電圧を衛星負荷コンポーネントに供給することができる電源制御装置を提供することを目的と する。

[発明の概要]

この発明の電源制御装置は、複数の下部ソーラアレイの出力を基本機器に供給するとともに、この下部ソーラアレイと直列に接続してっている。 その合成電圧をミッション機器に供給してのの合成電圧機器により下部ソーラアレイに並列にはしてのからとものである。 を観音を制御して一定電圧に制御するようにしたものである。

(発明の実施例)

以下、この発明の電源制御装置の実施例について図面に基づき説明する。第4図はその一実施例の構成を示すプロック図である。この第4図において、31,33はそれぞれ上部ソーラ

3 8 が直列に接続されており、低電圧パスライン L L とアースライン E L 間にも、パッテリ充電器 3 9 とパッテリ 4 0 が直列に接続されている。

パッテリ 3 8 と高電圧パスラインHL間には、 プロッキングダイオード 4 1 が接続され、低電 圧パスラインLLとパッテリ 4 0 間にもプロッ キングダイオード 4 2 が接続されている。

フェナーダイオード 4 3 より基準電圧が得られての基準電圧は、たとえば、比較器で構成される中央制御回路 4 4 に供給される。この中より制御回路 4 4 には、高電圧パスラインHLより上部ソーラアレイ 3 1 , 3 3 の出力電圧 Vuも供給されこの両者を比較して、上記パッテリ充電器 3 7 , 3 9 を制御するようになっていれる。 4 6 を介してそれでいる。

ダイオード 4 5 、 4 6 はそれぞれ ダイオード の 直列接続 個数を変えて、 中央制御回路 4 4 の 出力配圧に応じてシャントアシペータ群 3 6 。 3 6 を制御するようになっている。

中央制御国路 4 4 は高電圧パスラインHLと基準電圧を比較し、パッテリ充電器 3 7 、シャントデシペータ群 3 5 、3 6 を駆動制御する。低電圧パスラインLLはシャントタップよりアイソレーションダイオード 1 3 9 を介し接続され、供給される。パッテリ充電器 3 9 、パッテリ 4 0 は低電圧パス用に備えられている。

接続セル数(N+M)は基本機器用電流 I_L分だけ上部ソーラアレイ回路の並列接続数例よりも多く(Mだけ多い)並列接続する。また低電圧パスライン L L の出力電圧は日照時ほぼ次式で表わされる。

ここで、 N_L :下部ソーラアレイ直列接続セル数 N_U :上部ソーラアレイ直列接続セル数

この実施例では、高電圧パスラインHL用にパッテリ充電器37、パッテリ38を設けたが、日食時ミッション機器を動作させる必要がない場合は、これらを取り外せばよい。またパッテリ38の出力側にアーストコンパータを第2図のごとく用いれば高電圧パスラインHLを士1の程度に安定化することができる。

〔発明の効果〕

以上述べたように、この発明の電源制御装置によれば、複数の下部ソーラアレイの出力を基本機器に供給し、それよりも数の少ない上部ソ

スライン L L に は 基本 機 器 用 電流 I L が流れる。 この 低 電 圧 パス ライ ン L L に は 、 下 部 ソ ー ラ ア レ イ g 2 , g 4 , 1 g 4 の 出 力 電 圧 V L が 印 加 される。

高電圧パスラインHLに印加される電圧 $(V_0 + V_L)$ が一定値になるように、シャントデシペータ群 3.6 , 3.6 , 1.3.6 に流れるシャント電流 I_{11} を中央制御回路 4.4 で制御する。

低電圧パスラインLLに流れる基本機器用電流 I_L は衛星運用モードによりあまり変動せず、ほぼ一定である。たとえば、ミッション電流 I_B は第5図 (a) で左側に移動し、上部ソーラアレイ 3I 、 33 の出力電圧 V_D は上昇する。中央制御回路 44 はこの上昇を検出し、シャントデシペータ 35 、 36 、 136 を駆動し、シャント電流 I_B を増加と、アーラアレイ 32 、 34 、 134 の出力電圧 任を低下させ、高電圧 42 の 42 に 43 の 44 に 4

下部ソーラアレイ32.34,134の並列

ーラアレイと下部ソータアレイの合成電圧をミッション機器に供給し、ミッション機器に供給し、ミッション機器に供給したないであると下がペータおよびを記録したシャントの会成電圧が所定以上になると下が少々を表した。 では、大変のでででである。 電圧を構成により2種類ので、大変ので、大変ので、大変ので、大変のである。 電圧を番組負荷コンポーネントに供給することができる。

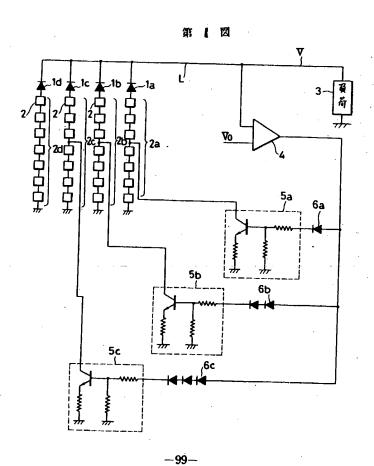
4.図面の簡単な説明

第1 図は従来のソーラ電力発生装置の回路図、第2 図は従来の単一パス/フルシャント安定化電源装置のプロック図、第3 図は従来の単一パス/パーシャルシャント安定化電源制御装置のフロック図、第4 図はこの発明の電源制御装置の一実施例の構成を示すプロック図、第5 図は第4 図の電源制御装置における上部ソーラアレイの出力電圧対電流特性図である。

31,83…上部ソーラアレイ、32,34,

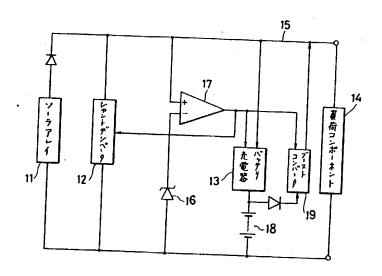
134…下部ソーラアレイ、35,36,136 …シャントデシペータ、36,39…パッテリ 充電器、38,40…パッテリ、44…中央制 御回路、HL…高電圧パスライン、LL…低電 圧パスライン。

出願人代理人 一弁理士 鈴 江 武 彦

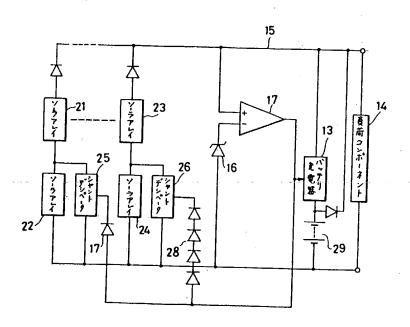


10/21/2004, EAST Version: 1.4.1

第 2 図

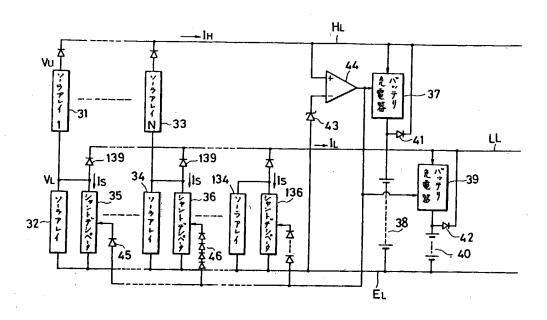


第 3 図



-100-

第 4 図



第 5 図

